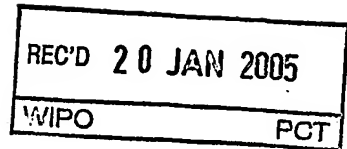


特 許 協 力 条 約

PCT

国際予備審査報告

(法第12条、法施行規則第56条)
[PCT36条及びPCT規則70]



出願人又は代理人 の書類記号 PF-3234	今後の手続きについては、国際予備審査報告の送付通知（様式PCT/ IPEA/416）を参照すること。	
国際出願番号 PCT/JPO3/16804	国際出願日 (日.月.年) 25.12.2003	優先日 (日.月.年) 25.12.2002
国際特許分類 (IPC) Int. Cl. G01R31/26		
出願人 (氏名又は名称) 日本電気株式会社		

1. 国際予備審査機関が作成したこの国際予備審査報告を法施行規則第57条 (PCT36条) の規定に従い送付する。
2. この国際予備審査報告は、この表紙を含めて全部で <u>3</u> ページからなる。 <input type="checkbox"/> この国際予備審査報告には、附属書類、つまり補正されて、この報告の基礎とされた及び/又はこの国際予備審査機関に対してした訂正を含む明細書、請求の範囲及び/又は図面も添付されている。 (PCT規則70.16及びPCT実施細則第607号参照) この附属書類は、全部で <u> </u> ページである。
3. この国際予備審査報告は、次の内容を含む。 I <input checked="" type="checkbox"/> 国際予備審査報告の基礎 II <input type="checkbox"/> 優先権 III <input type="checkbox"/> 新規性、進歩性又は産業上の利用可能性についての国際予備審査報告の不作成 IV <input type="checkbox"/> 発明の単一性の欠如 V <input checked="" type="checkbox"/> PCT35条(2)に規定する新規性、進歩性又は産業上の利用可能性についての見解、それを裏付けるための文献及び説明 VI <input type="checkbox"/> ある種の引用文献 VII <input type="checkbox"/> 国際出願の不備 VIII <input type="checkbox"/> 国際出願に対する意見

国際予備審査の請求書を受理した日 25.12.2003	国際予備審査報告を作成した日 07.12.2004		
名称及びあて先 日本国特許庁 (IPEA/JP) 郵便番号100-8915 東京都千代田区霞が関三丁目4番3号	特許庁審査官 (権限のある職員) 武田知晋	2S	9805
電話番号 03-3581-1101 内線 3256			

様式PCT/IPEA/409 (表紙) (1998年7月)

I. 国際予備審査報告の基礎

1. この国際予備審査報告は下記の出願書類に基づいて作成された。(法第6条(PCT14条)の規定に基づく命令に
応答するために提出された差し替え用紙は、この報告書において「出願時」とし、本報告書には添付しない。
PCT規則70.16, 70.17)

☒ 出願時の国際出願書類

- ☐ 明細書 第 _____ ページ、出願時に提出されたもの
明細書 第 _____ ページ、国際予備審査の請求書と共に提出されたもの
明細書 第 _____ ページ、 _____ 付の書簡と共に提出されたもの
- ☐ 請求の範囲 第 _____ 項、出願時に提出されたもの
請求の範囲 第 _____ 項、PCT19条の規定に基づき補正されたもの
請求の範囲 第 _____ 項、国際予備審査の請求書と共に提出されたもの
請求の範囲 第 _____ 項、 _____ 付の書簡と共に提出されたもの
- ☐ 図面 第 _____ ページ/図、出願時に提出されたもの
図面 第 _____ ページ/図、国際予備審査の請求書と共に提出されたもの
図面 第 _____ ページ/図、 _____ 付の書簡と共に提出されたもの
- ☐ 明細書の配列表の部分 第 _____ ページ、出願時に提出されたもの
明細書の配列表の部分 第 _____ ページ、国際予備審査の請求書と共に提出されたもの
明細書の配列表の部分 第 _____ ページ、 _____ 付の書簡と共に提出されたもの

2. 上記の出願書類の言語は、下記に示す場合を除くほか、この国際出願の言語である。

上記の書類は、下記の言語である _____ 語である。

- ☐ 国際調査のために提出されたPCT規則23.1(b)にいう翻訳文の言語
☐ PCT規則48.3(b)にいう国際公開の言語
☐ 国際予備審査のために提出されたPCT規則55.2または55.3にいう翻訳文の言語

3. この国際出願は、ヌクレオチド又はアミノ酸配列を含んでおり、次の配列表に基づき国際予備審査報告を行った。

- ☐ この国際出願に含まれる書面による配列表
☐ この国際出願と共に提出された磁気ディスクによる配列表
☐ 出願後に、この国際予備審査(または調査)機関に提出された書面による配列表
☐ 出願後に、この国際予備審査(または調査)機関に提出された磁気ディスクによる配列表
☐ 出願後に提出した書面による配列表が出願時における国際出願の開示の範囲を超える事項を含まない旨の陳述書の提出があった
☐ 書面による配列表に記載した配列と磁気ディスクによる配列表に記録した配列が同一である旨の陳述書の提出があった。

4. 補正により、下記の書類が削除された。

- ☐ 明細書 第 _____ ページ
☐ 請求の範囲 第 _____ 項
☐ 図面 図面の第 _____ ページ/図

5. ☐ この国際予備審査報告は、補充欄に示したように、補正が出願時における開示の範囲を超えてされたものと認められるので、その補正がされなかったものとして作成した。(PCT規則70.2(c) この補正を含む差し替え用紙は上記1.における判断の際に考慮しなければならず、本報告に添付する。)

V. 新規性、進歩性又は産業上の利用可能性についての法第12条(PCT35条(2))に定める見解、それを裏付ける文献及び説明

1. 見解

新規性(N)	請求の範囲 1-26	有
	請求の範囲	無
進歩性(IS)	請求の範囲 3-4, 9	有
	請求の範囲 1, 2, 5-8, 10-26	無
産業上の利用可能性(IA)	請求の範囲 1-26	有
	請求の範囲	無

2. 文献及び説明(PCT規則70.7)

- 文献1: JP 2002-214279 A (有限会社秋田開発センターエーアールディー), 2002.07.31
 文献2: JP 11-154696 A (日本電気株式会社), 1999.06.08
 文献3: JP 5-166909 A (富士通株式会社), 1993.07.02
 文献4: JP 6-266789 A (株式会社東芝), 1994.09.22
 文献5: JP 7-6599 A (エスジーエーストムソン・マイクロエレクトロニクス・ソチエタ・ア・レスポンサビリタ・リミタータ), 1995.01.10

請求の範囲1, 6, 11

文献1, 2にはゲート又はドレインにDC電圧とAC信号とを重畳して印加し、FETの相互コンダクタンスを求める発明が記載されている。また、バイアス条件は当業者が適宜決め得る設計的事項にすぎず格別なものではない。

請求の範囲2, 8, 14, 21

FETとしてSOI MOS FETは文献3に記載のように周知であり、当該周知のSOI MOS FETの相互コンダクタンスを算出するようにすることに格別の困難性はない。

請求の範囲5, 10, 13, 15, 17, 18, 20, 22, 24, 25

実測値とシミュレーションによる計算値との偏差が小さくなる方向にパラメータを調整することは文献4に記載のように周知であり、相互コンダクタンスをシミュレーションにより計算し、文献1, 2に記載の発明により求められた相互コンダクタンスと比較してパラメータを調整するようにすることに格別の困難性はない。また、どのパラメータを調整するかは当業者が適宜決め得る設計的事項に過ぎず格別なものではない。

請求の範囲7, 12, 16, 19, 23, 26

特性測定の際に基板に電圧を印加することは文献5に記載のように周知であり、当該周知技術を文献1, 2に記載の発明に適用することに格別の困難性はない。